

## 並列演算モデルについて

長崎大医 中村 剛

Karp と Miller (1) により与えられた並列演算モデルに D.E. Muller により創始された非同期回路理論 (Muller の仕事を数学的に再構成し発展させたものとして文献 8, 9 をあげておくが他にも多くの関連した研究がなされている) で開発された概念を導入し、その応用として Karp と Miller の並列演算モデルにおいて同時に実行される最大演算数 (最大並列演算数) を求めるアルゴリズムについて述べる。R. Reiter (12) はこのモデルに時間の概念を加えてスケジューリングの問題を解いており、又 F. Commoner ら (2) はこのモデルの非常に特殊な場合ではあるが現実的なモデルについて並列演算モデルに特有な問題を解いている。並列演算モデルはこれ以外にもコンピューター・システムの記述を目的とした、いわゆる Petri net と称されているものもあるが、(J. D. Nae と G. J. Nutt (5) 等) にはそれについてはふれない。

## §1. Computation Graph と Change Diagram

定義1 有向グラフ  $G = (J, E)$  の各エッジ  $dp \in E$  に非負整数の4つ組  $(A_p, T_p, U_p, W_p)$ ,  $T_p \geq W_p$  を与えたものを Computation Graph (CG) と呼ぶ。ここで  $J$  はノードの有限集合  $\{\alpha_1, \dots, \alpha_n\}$  であり、 $E$  はエッジの集合  $\{d_1, \dots, d_t\}$  である。又  $A_p$  は  $dp$  上の初めの token の数、 $U_p$  は  $dp$  の始点のノードが fire した時に  $dp$  に加えられる token の数、 $W_p$  は  $dp$  の終点のノードが fire した時に  $dp$  から減る token の数、 $T_p$  は  $dp$  の終点のノードが fire する為に必要は  $dp$  上の token の数を示す。即ち、ノード  $\alpha$  が fire できるのは  $\alpha$  に入っている各エッジ  $dp$  の上に token の数が  $T_p$  個以上存在する時であり、ノード  $\alpha$  が fire すると  $\alpha$  に入っている各エッジ  $dp$  から  $W_p$  個の token がとられ、一方  $\alpha$  から出ている各エッジ  $dp' \leftarrow U_p'$  個の token が加えられる。特に全てのエッジについて  $T_p = U_p = W_p = 1$  としたものを Marked graph と呼ぶ (F. Commoner 2)。

定義2  $J$  を有限集合とし、 $N$  を正の整数の集合  $\{1, 2, \dots\}$  とする。 $J$  の元  $i$  と  $N$  の元  $m$  の対  $[i, m]$  からなる集合  $\Sigma$  で次をみたすものを考える。 $\Sigma$  はある順序  $\geq$  のもとで下に有界な半順序集合であり、もし  $[i, m], [i, k] (m > k)$  がともに  $\Sigma$  の元なら  $[i, k+1], \dots, [i, m-1]$  も又  $\Sigma$  の元で  $[i, k] < [i, k+1] < \dots < [i, m]$  なるものとする。この

時  $(\Sigma, \geq)$  を  $J$  の元をノードとする Semi Change Diagram (SCD) といい、各  $[i, m]$  は  $\Sigma$  の change と呼ばれる。 $J$  の元をノードとする SCD が全てのノード  $i \in J$  について  $[i, 1]$  を含む時、Change Diagram (CD) と呼ばれる。

$J$  の元をノードとする二つの SCD  $(\Sigma, \geq)$  と  $(\Sigma', \succ)$  を考える。 $\Sigma$  から  $\Sigma'$  への one-to-one 写像  $f$  が次の二つを同時に満足するとき homomorphism という。

$$H_1: f([i, m]) = [i, m'] \text{ for any } [i, m] \in \Sigma$$

$$H_2: [i, m] \geq [j, m'] \text{ ならば } f([i, m]) \succ f([j, m'])$$

更に次をみたす時 cyclic homomorphism という。

$$H_3: \text{各ノード } i \text{ について定数 } c(i) \text{ が存在して}$$

$$f([i, m]) = [i, m + c(i)] \text{ for all } [i, m] \in \Sigma$$

各  $c(i)$  はノード  $i$  の cycle と呼ばれる。onto な cyclic homomorphism を cyclic isomorphism と呼び、この時  $(\Sigma, \geq)$  と  $(\Sigma', \succ)$  を cyclicly isomorphic という。

$J$  の元をノードとする SCD  $(\Sigma, \geq)$  を考える。各  $[i, m] \in \Sigma$  について、 $\Sigma_{[i, m]}$  により  $\{[j, m'] \in \Sigma; [j, m'] \geq [i, m]\}$  を示す。 $(\Sigma_{[i, m]}, \geq)$  も又 SCD である。 $\Sigma_{[i, m]}$  と  $\Sigma_{[i, m']}$  とが cyclicly isomorphic なる時  $[i, m] \sim [i, m']$  とかく。 $\sim$  は同値関係である。 $\Sigma$  の  $\sim$  による商集合  $\Sigma / \sim$  が有限集合の時  $\Sigma$  を finite という。(これは「各ノード  $i$  に

ついである  $m < m'$  が存在して  $[i, m] \sim [i, m']$  とはる」という条件と同値である)  $[i, m] \rightarrow [j, m']$  又は  $[i, m] \ll [j, m']$  により  $[i, m]$  が  $[j, m']$  の predecessor なることを示す。又任意の  $m$  に対してある  $m'$  が存在して  $[i, m] > [j, m']$  とはり、逆に任意の  $m$  に対してある  $m'$  が存在して  $[j, m'] > [i, m]$  とはる時  $i$  と  $j$  を interwined という。

定義3 ( $G = (J, E)$  を考える。  $\Sigma$  により集合  $\{[i, m]; \text{ノード } i \text{ が } m \text{ 回 fire できる}\}$  を示す。  $G$  が強連結で terminate しないなら  $\Sigma = J \times N$  とはる。いかなる firing sequence においてもノード  $i$  の  $m$  回目の fire の方がノード  $j$  の  $m'$  回目の fire の方より先におこる時  $[i, m] < [j, m']$  とかく。  $[i, m] < [j, m']$  又は  $[i, m] = [j, m']$  (i.e.,  $i=j$  かつ  $m=m'$ ) なる時  $[i, m] \leq [j, m']$  とかくことにすれば、  $\Sigma$  は  $\leq$  に関して半順序集合になる。  $(\Sigma, \geq)$  は  $\mathcal{CD}$  になるから、これを  $\mathcal{CD}$  of  $G$  と呼ぶ。

<与えられた  $(G = (J, E))$  の  $\mathcal{CD}$  を構成する手順>:

任意にエッジ  $dp: \alpha_i \rightarrow \alpha_j$  を fix し、次の様な  $J \times N$  の上の二項関係  $\rightarrow$  を考える。  $v(i, m)_j$  で  $\max\{0, [(A_p - T_p + M_p) / W_p] + 1\}$  を示す。ここで  $[x]$  は  $x$  を超えない最大の整数

を示す。

- (Step 1)  $1 \leq v(i, m)_j < v(i, m+1)_j$  なる時  
 $[i, m+1] \rightarrow [j, v(i, m)_j + 1]$  とする。
- (Step 2) 任意の  $m \in N$  と  $i \in J$  について  
 $[i, m] \rightarrow [i, m+1]$  とする。
- (Step 3)  $[i_1, m_1] \rightarrow [i_2, m_2] \rightarrow \dots \rightarrow [i_k, m_k]$  なる  
 path が存在する時又は  $[i_1, m_1] = [i_k, m_k]$  なる時  
 $[i_1, m_1] \leq [i_k, m_k]$  とする。
- (Step 4)  $[i, m] \neq [j, m']$ ,  $[i, m] \geq [j, m']$  かつ  $[j, m'] \geq$   
 $[i, m]$  なる時  $[i, m], [j, m']$  を 巡回要素 といい  
 . 巡回要素  $[i, m]$  に対して  $[i, m] \leq [j, k]$  とな  
 る  $[j, k]$  を 非順序要素 といい。 (巡回要素は  
 非順序要素である)。  $J \times N$  から非順序要素を除  
 いたものを  $\Sigma$  であらわす。すると  $(\Sigma, \geq)$  は  $G$   
 の CD である。

<与えられた CD がある CG で実現されるかどうかを判定

し合成する手順>:

定義4  $J$  の元をノードとする CD  $(\Sigma, \geq)$  を考える。ある  
 $m, k$  が存在して  $[i, m] \rightarrow [j, k]$  なる時、ノード  $i$  から  
 $j$  に連結 といふ。  $i$  から  $j$  に連結なる  $i, j$  と自然数  $m$  に対し

て、 $v(i, m)_j = \max\{r; (i, m') \rightarrow (j, r), m' \leq m\}$  と定義する。但し右辺の集合が空の時は、 $v(i, m)_j = 0$  とする。

定理1  $\mathcal{J}$  の元をノードとする  $(\mathcal{D}(\Sigma, \geq))$  が  $CG$  で実現される必要十分条件は  $i$  から  $j$  に連結なる  $i, j$  に対して、ある有理数  $b$  と非負の有理数  $a$  とが存在して  $v(i, m)_j = \max\{0, \lfloor ma + b \rfloor + 1\}$  が全ての  $(i, m) \in \Sigma$  となる  $m$  について成立することである。

定理1の条件を確認る為にまず関数  $f(m) = \lfloor ma + b \rfloor$ ,  $a, b$  ともに有理数の性質を調べる。

定義5  $f(m) = \lfloor ma + b \rfloor$  とする。ある  $m, m'$  について  $f(m+k) - f(m) = f(m'+k) - f(m')$  が全ての  $k \in \mathbb{N}$  について成立する時  $m \preceq m'$  とかく。  $\min\{m' - m; m \preceq m', m' > m\}$  を  $f$  の *cycle* と呼ぶ。cycle は *unique* であるからこれを  $\text{cycle}(f)$  で示す。

補題1  $f(m) = \lfloor ma + b \rfloor$  で  $a = \frac{q}{p}$ ,  $(p, q) = 1$  ( $p$  と  $q$  が互いに素の意) とすると、 $\text{cycle}(f) = p$  である。

これにより  $\{m; (i, m) \in \Sigma\} = \mathbb{N}$  なる時に  $v(i, m)_j = \max\{0, \lfloor ma + b \rfloor + 1\}$  となる  $a, b$  が存在するかどうか決定できる。即ち、まず  $v(i, m)_j$  は周期関数であるならばならず、その周期が  $p$  ならある  $q$  について  $a = \frac{q}{p}$ ,  $(p, q) = 1$  であらわされる。すると  $\lfloor (m+p)a + b \rfloor - \lfloor ma + b \rfloor = q$  であるから、 $q$  はその周期の間に  $v(i, m)_j$  が増加する数に一致する。こ

うして決まる  $p, q$  について  $v(i, m)_j$  と  $f(m) = \lfloor m \varepsilon / p \rfloor$  は周期関数として一致せねばならない。もし一致したとしたら周期が一致するように適当に  $b$  を選んで

$$v(i, m)_j = \max \{ 0, \lfloor m \varepsilon / p + b \rfloor + 1 \} \text{ とできる。}$$

次に  $\{ m; [i, m] \in \Sigma \}$  が有限集合なる時に  $v(i, m)_j = \max \{ 0, \lfloor m a + b \rfloor + 1 \}$  for any  $m$  s.t.  $[i, m] \in \Sigma$  となる有理数  $a, b$  が存在するかどうかを考える。

定理 2 任意の実数  $x$  と任意の  $m \in \mathbb{N}$  に対して  $\lfloor r x \rfloor = \lfloor r y \rfloor$  for  $r = 1, \dots, m$  をみたす有理数  $y = \varepsilon / p$ ,  $p \leq m$ , が存在する。

これにより、 $r_1 = \min \{ m; v(i, m)_j > 0 \}$ ,  $r_2 = \max \{ r; [i, r] \in \Sigma \}$  とすると、もし正の整数  $p, q$  及び有理数  $b$  について、 $v(i, m)_j = \lfloor m \varepsilon / p + b \rfloor + 1$  for  $r_1 \leq m \leq r_2$  となるならば  $p \leq r_2 - r_1$  としてよく、又簡単な計算により、

$(c-1) \cdot \frac{1}{m-r_1} < \varepsilon < (c+1) \cdot \frac{p}{m-r_1}$  となるから、これら有限個の  $p, q$  の組合わせについて調べてみればよいことがわかる。

ここで  $C = v(i, m)_j - v(i, r_1)_j$ 。

## § 2. 最大並列演算数

この節では強連結な CG の最大並列演算数を計算するアル

アルゴリズムを与えるが、一般のCGについては強連結成分に分解することにより簡単に適用できる。

定理3 CGの最大並列演算数は、そのCDにおいて互いに比較不能なchangeの最大数に等しい。(半順序集合における部分集合でその任意の2要素が比較不能なる時その部分集合をindependent (Dilworth 6) 又は antichain (Greene 7) と呼ばれ詳細な研究がなされている)。

定義6 CG  $G = (J, E)$  の各 directed circuit  $g: \alpha_1 \xrightarrow{d_1} \alpha_2 \xrightarrow{d_2} \dots \xrightarrow{d_{m-1}} \alpha_m \xrightarrow{d_m} \alpha_1$  について  $\chi(g) = U_1 \dots U_m / W_1 \dots W_m$  とし  $g$  の 特性数 と呼ぶ。強連結なCGは  $\chi(g) < 1$  なる directed circuit を含むなら terminate する。又例え全ての  $g$  について  $\chi(g) \geq 1$  でも  $A_p$  の与え方によっては terminate する。CGが terminate するか non-terminate であるかの判定は Karp と Miller (1) の主要テーマであり、アルゴリズムが与えられている。

定理4 強連結で non-terminating なCGのCDが finite である必す条件は全ての directed circuit  $g$  について  $\chi(g) = 1$  となることである。

定義7 強連結なCG  $G = (J, E)$  の各エッジ  $d$  について  $\chi(d) = \min \{ \chi(g); g \text{ は } d \text{ を含む directed circuit} \}$  とする。ノード  $\alpha$  に入っている全てのエッジ  $d$  について  $\chi(d) > 1$



となる時、 $\alpha$ をオ一種のノードといい、そうでない時オ二種  
という。

定理5 強連結なCGにおいて、もし全てのエッジ $e$ につ  
いて  $\chi(e)=1$ ならば、全ての $g$ について  $\chi(g)=1$ である。

定理6 強連結で *non-terminating* なCGにおいては、  
 $\chi(e)>1$ なる全てのエッジの上に任意に与えられた数以上の  
tokenをおく *firing sequence* が存在する。

定理7 *Finite* なCDの最大の *antichain*の長さを決定  
するアルゴリズムは存在する。

以上、定理4から7までをまとめると、次のようになる：  
強連結なCGがもし *terminate*するなら、明らかにそのCD  
は *finite*であるから定理7により決定可能。もし *non-*  
*terminating*とすると、定理5より  $\chi(e)>1$ なる全てのエ  
ッジの上に必要はだけ多くのtokenをおくことができる。即  
、それから先は充分長い間オ一種のノードは *fire*しっぱなし  
であり、又  $\chi(e)>1$ なるエッジでオ二種のノードに入ってい  
るものは充分長い間そのノードの *fire*に関しては正しいのと同  
じことになる。そこで  $\chi(e)=1$ なるエッジとオ二種のノード  
だけからはる部分グラフを考えると定理5により全ての  
*directed circuit*  $g$  について  $\chi(g)=1$ となり、従って定  
理4よりそのCDは *finite*である。すると再び定理3と7に

よりその部分グラフの最大並列演算数は決定されるから、次の定理により強連結なCGの最大並列演算数を決定するアルゴリズムは存在することになる。

定理8 強連結で *non-terminating* なCGの最大並列演算数はオ一種のノードの数と  $\alpha(e)=1$  なるエッジだけからなる部分グラフの最大並列演算数との和に等しい。

おわりに *Computation Graph* のノードが *fire* する順序が *Change Diagram* で表現されること。又 *Change Diagram* が *Computation Graph* で実現される為の必十条件について述べ、又その応用として *Computation Graph* の最大並列演算数を求めるアルゴリズムを与えた。非同期回路理論では、*Change Diagram* が非同期回路で実現できる必十条件は *finite* である。*Computation Graph* は *Change Diagram* が *finite* でも実現できないものがあるが、*finite* でなくても実現できるものがある。つまり両者の実現できるクラスはくいちがっている。紙面の都合で述べなかったが *Change Diagram* に従った並列演算は *Determinacy* (Karp & Miller 1) を持っている。又、*Computation Graph* の差分方程式の並列演算への応用については、R. Reiter (12) に詳しい。強連結グラフの

*directed circuit* をさがし出す有効なアルゴリズムは、  
D. B. Johnson(11)で与えられている。

末筆ながら、御指導を賜わった筑波大学宇都宮公訓先生お  
よび文献7を教えて頂いた東海大学成島弘先生に感謝致しま  
す。

## REFERENCES

- [1] R.M.Karp and R.E.Miller, "Properties of a Model for Parallel Computations: Determinacy, Termination, Queueing", SIAM J. Appl. Math. Vol.14, No.6, November, 1966.
- [2] F.Commoner, A.W.Holt, S.Even and A.Pnueli, "Marked Directed Graphs" JCSS, 5,511-523, 1971.
- [3] H.S.Stone, "Parallel Computation: An Introduction", IEEE Transactions on Computers, Vol.C-22, No.8, August, 1973.
- [4] R.E.Miller, "A Comparison of Some Theoretical Models of Parallel Computation", IEEE Transactions on Computers, Vol.C-22, No.8, August, 1973.
- [5] J.D.Noë and G.J.Nutt, "Macro E-Nets for Representation of Parallel Systems", IEEE Transactions on Computers, Vol.C-22, No.8, August, 1973.
- [6] R.P.Dilworth, "A Decomposition Theorem for Partially Ordered Sets", Annals of Mathematics, Vol.51, No.1, January, 1950.
- [7] C.Greene, "Sperner Families and Partitions of a Partially Ordered Set", Proc. Nijenrode Conference, 1974.
- [8] D.E.Muller and H.Noguchi, "Mathematical Theory of Asynchronous Circuits II, The Digital Circuits", Bull.Sci.Engrg.Research Laboratory, Waseda Univ., 27, 1964.
- [9] M.Hattori, D.E.Muller and H.Noguchi, "Mathematical Theory of Asynchronous Circuits III, The Charts", Bull.Sci.Engrg.Research Laboratory, Waseda Univ., 28, 1965.
- [10] R.M.Keller, "Towards a Theory of Universal Speed-Independent Modules", IEEE Transactions on Computers, Vol.C-23, No.1, January, 1974.

- [11] D.B.Johnson, "Finding All the Elementary Circuits of a Directed Graph",  
SIAM J. Comput. Vol.4, No.1, March, 1975.
- [12] R.Reiter, "Scheduling Parallel Computations", JACM, Vol.15, No.4,  
October, 1968.