計算万能な双曲セル・オートマトンについて

今井 克暢 (Katsunobu IMAI), 岩本 宙造 (Chuzo IWAMOTO), 森田 憲一 (Kenichi MORITA) 広島大学大学院工学研究科 (Graduate School of Engineering, Hiroshima University) 東広島市鏡山 1-4-1

{imai,iwamoto,morita}@iec.hiroshima-u.ac.jp

abstract: われわれは等辺四角形セルによる5状態5近 傍 (ノイマン近傍) 万能双曲セル・オートマトンを構成し た。Delay-insensitive(DI) 回路と呼ばれる非同期回路を模 倣することで万能性を示している。DI 回路の論理万能素 子を双曲 CA で構成できることと、ユークリッド CA 上の 有限サイズの格子を対応する双曲 CA に移す写像が実現で きることを示した。これにより、任意の有限サイズの DI 回路を双曲 CA 上で模倣できる。

1 はじめに

双曲面上のセル・オートマトン (CA) [7] は特異な構造を 持っているにもかかわらず水平方向に枝を持つ木上の CA で高々定数倍の減速で模倣できることが知られている [10] ため、双曲 CA を設計するにはそのような CA の規則を 設計するだけで十分である。しかし、単純な万能双曲 CA を設計すると言った、小さな状態数を持つ双曲 CA を設計 するには双曲 CA の遷移規則を直接設計することが必要で ある。

論理万能な CA とはフィードバックを許した任意の論 理回路を模倣できる CA のことである。ユークリッドノイ マン近傍 CA の場合には Banks [1] が2 状態で十分である ことを示しておりこれが最小である。双曲 CA の場合に は、5 角形のセルをもつ 22 状態の CA で、レジスタ機械 を模倣できる回路を構成することで万能なものが示されて いる [2]。

本論文では、この状態数の削減を試みる。さらに、ユー クリッド CA の規則を用いて双曲 CA とを設計すること を可能にするため、等辺四角形セルによる5近傍双曲 CA を用いる。これらの CA は回転対称な規則に限定する限 り、双曲版のノイマン近傍 CA と見なすことができ、さら に同じ定義がユークリッドの場合にも適用できる。この定 義を用いることで、双曲 CA を構成する直感的な方法を提 供することができる。すなわち、ユークリッド CA の規則 にいくらかの修正や追加を加えることで双曲 CA の規則に 拡張することが可能になる。

Serizawa [9] はユークリッドノイマン近傍 3 状態万能 CA を構成している。この CA では、構成万能性をも示す ために多数の基本動作が実現されているが、3 つの基本動 作のみが論理万能性を示すために必要である。これらの 3 つの基本動作が 5 状態の双曲 CA 上でも実現可能である ことが示されているが [3]、Serizawa の方法をそのまま用 いたのではフィードバックを含む回路を構成することがで きず、フィードバックを含まない組み合わせ論理回路を計 算することができるだけである。また、何らかの方法で、 フィードバックを実現することができたとしても Serizawa の CA の任意の状相を双曲 CA に移す写像を見つけるの は困難である。

そこで、本論文ではまず任意の Delay-insensitive(DI) 回路 [4] を模倣することができる5 状態ユークリッド CA を [6] の直列万能素子集合の素子を模倣することで構成す る。DI 回路はある種の非同期回路で配線路の長さが変わっ ても計算結果には影響しない。構成した CA において、静 止状態でないのは幅1のワイヤか論理素子を構成するセ ルのみであり、論理素子は必ずワイヤーの交点に配置さ れ、交差点とその点を囲む4つのセルのみが使われる。そ こで、ユークリッド CA 上の有限サイズの格子を双曲 CA に移すアルゴリズムを示す。このアルゴリズムを用いて、 ユークリッド CA 上の回路の状相を対応する双曲 CA の 状相に移すことができる。移された格子の各辺の長さは等 しくないが、非同期回路のため、模倣時間が増加するだけ で、計算結果は変わらない。このようにして万能な5 状態 双曲 CA を得ることができる。

2 双曲平面における等辺四角形による タイリング

双曲平面では、直角 n 角形 $(n \ge 5)$ によるタイリング が可能であるが、正方形によるタイリングはできない。し かし、角度が $\pi/2$ 以下の等辺四角形によるタイリングは 可能である。図1に頂点の次数が5,6,10の場合を示す。 以下、双曲面を表すためにポアンカレの半平面モデルを用 いる。



X 1: Tiling with quadrangles (degree=5,6,10).

双曲平面では、大域的な方角を決定することができず、 ユークリッド平面のようなセルの座標を導入するのは難し い。そこで、本論文では局所的な相対方向の連接符号を用 いてセルのインデックスを表現する。最初に**起点セル**を選 びそこからの相対方向を決める。相対方向は0から3の 数で近傍セルの方向を示すものである(図2)。起点セルと 相対方向の連接で、任意の双曲(と同様にユークリッド) 平面上のセルを示すことができる。セルインデックスは (0[1]2[3]*の形式を持つ。まず、起点セルのインデックス を φ(すなわち空)と定義する。つぎにあるセルの近傍セ ルのインデックスをそのセルのインデックスと相対方向を 表す数の連接で表現する。すなわち、座標 c のセルの近傍 セルはそれぞれ c0, c1, c2, c3 と表される。



 \boxtimes 2: An example of the chain code.

ーつのセルを表現するインデックスは無限にあり得る。 例えば、セル d は 131 でも 01110 でも表現できるが、同 ーのセルによる同値類と見なし、その代表元を用いて一意 に表すことができる。

3 ノイマン近傍双曲セル・オートマトン

上述の連接符号を用いてノイマン近傍双曲セル・オートマトンを以下のように定義する。

定義 3.1 ノイマン近傍双曲セル・オートマトン AはA = (I, d, Q, f, q) で定義される。ここでIは上述の同値類の代表元の集合で、Qはセルの状態の有限集合。 $f : Q^5 \rightarrow Q$ は局所写像で、 $q \in Q$ は静止状態 でf(q, q, q, q, q) = q を満たす。<math>Aの状相 α は $\alpha : I \rightarrow Q$ なる写像で、Qのすべ

ての状相の集合 Conf(Q) は Conf(Q) = $\{\alpha | \alpha : I \rightarrow Q\}$ で表される。**大域写像** $F : \text{Conf}(Q) \rightarrow \text{Conf}(Q)$ は $\forall c \in I, F(\alpha)(c) = f(\alpha(c), \alpha(c0), \alpha(c1), \alpha(c2), \alpha(c3))$ で定義さ れる。ここで、 $cx, x \in \{0, 1, 2, 3\}$ は $c \geq x \geq 0$ 連接で ある。

f は本質的に 回転対称である。すなわち *f* は以下の条 件を満たす。

$$\forall c, u, r, d, l \in Q, f(c, u, r, d, l) = f(c, r, d, l, u).$$

d=4のとき、*I*について適切な還元規則が用意されれ ば、上の定義は回転対称ノイマン近傍ユークリッド CAの 場合に対応する。本論文では、この定義をユークリッド、 双曲の両方の場合に用いる。以下では、双曲 CA の場合に 特に説明のないときは、次数6とする。次に例を示す。

例 3.1 以下に挙げる遷移規則を持つ $E = (I, d, (0, 1), f_E, 0)$ なる CA を考える。

$(0, 0, 0, 0, 0) \to 0$	$(1,0,0,0,0) \rightarrow 0$	$(0,0,0,0,1) \rightarrow 1$
$(1,0,0,0,1)\rightarrow 1$	$(0,0,0,1,1) \rightarrow 0$	$(1,0,0,1,1) \to 0$
$(0,0,1,0,1) \to 0$	$(1,0,1,0,1) \rightarrow 0$	(0,0,1,1,1) ightarrow 1
$(1,0,1,1,1) \rightarrow 1$	(0,1,1,1,1) ightarrow 0	$(1,1,1,1,1) \rightarrow 0$

図 4 は双曲 CA の場合 (d = 6) で、状相はユークリッド の場合 (図 3) と非常に異なる。

1=0	t=1	1 = 2
t=3	t=4	t=5

🛛 3: A configuration of Fredkin's parity CA (Euclid).

4 双曲 CA 上のスペースシップパタン

Serizawa [9] は、3 状態論理万能ノイマン近傍 CA が示 している。あるステップ後にあるパタン平行移動するス ペースシップ パタンを信号伝達に用い、それらの衝突、複 製、消去などの基本動作を定義している (図 5)。それらを 組み合わせることで、AND, NOT, FANOUT 素子を実現 し、さらにそれらによって遅延を考慮した任意の回路を構 成できることから、論理万能性を示している。



⊠ 4: A configuration of Fredkin's parity CA (hyperbolic).



🗵 5: Three actions in the Serizawa's CA.

この枠組みを双曲 CA でも用いることを考え [3] では、 表 1 の遷移規則を持つ 4 状態双曲 CA 上でスペースシッ プが実現できることを示している (図 6)。

表 1: Rules of a 4-state hyperbolic spaceship.					
$(0,0,0,0,0) \rightarrow 0$	$(1,0,0,0,0)\rightarrow 0$	$(0,1,0,0,0) \rightarrow 3$			
$(2,0,0,0,0)\rightarrow 0$	$(0,2,0,0,0) \rightarrow 0$	$(0,1,2,0,0)\rightarrow 3$			
$(0,2,1,0,0)\rightarrow 3$	$(0,3,0,0,0)\rightarrow 2$	$(3,0,0,0,0) \rightarrow 0$			
(0,2,1,2,0) ightarrow 0	$(0,3,3,3,0) \rightarrow 0$	$(0,2,2,0,0) \rightarrow 2$			
$(0,2,2,2,0) \rightarrow 1$	(0,2,3,0,0) ightarrow 0	(0,3,2,0,0) ightarrow 0			
$(0,2,0,2,0) \rightarrow 0$					

さらにこのパタンを用いて、表 2 の規則を持つ5 状態 の双曲 $CAH_1 = (I, 6, (0, 1, 2, 3, 4), f_1, 0)$ で、上述の3つ の基本動作を実現できることが示されている。しかし、双 曲の場合には、Serizawa の方法ではフィードバック配線 を実現することはできない。

スペースシップの方向転換はスペースシップの複製に よって実現されるが、複製に使われるパタンのサイズ以下 で方向転換を繰り返すことはできない。ユークリッドの場 合にはセルインデックス 1⁴ = $(10^n)^4 = \phi$ であり、nが 大きくても高々4回方向転換するだけでもとのセルに戻る ことが可能だが、双曲の場合 (d = 6)には 1⁶ = ϕ だが、 $(10^n)^6 \neq \phi$ であり、11の系列を含まない限り元のセルに 戻ることはあり得ない。そこで、このような"急旋回"が 必ず必要であるが、上述の枠組みでは不可能である。たと えフィードバックか可能であったとしても、模倣される任



🖾 6: A configuration of a 4-state hyperbolic spaceship.

意の回路の状相を双曲 CA 上の状相に変換するのは困難である。

5 5 状態直列万能ユークリッド CA

この節では非同期回路の模倣による5状態の万能ユー クリッド CA を示す。

5.1 DI 回路と直列万能性

Keller は Delay-Insensitive (DI) 回路と呼ばれるある 種の非同期回路を導入した [4]。そこでは、同時に複数の 入力端子に入力されることを禁じた直列モジュールの概 念を導入しており、直列万能な基本モジュールの集合を見 いだした。モジュールの集合が直列万能とは任意の直列モ ジュールがその集合のモジュールを用いることで実現でき ることをいい、さらに Keller は直列万能なら計算万能で あることを示している。すなわち、直列万能性は従来の回 路における論理万能性に対応する。DI 回路では直列万能 な素子は少なくとも6以上の入出力端子を持つ必要がある ことが知られているが、Lee ら [6] は DI 回路に要求され る条件を、モジュールの端子がバッファを持ち、入出力双 方の信号を扱えるように緩和することで、高々3つの入出 力端子を持つ直列万能基本モジュール {MERGE, FORK, S-JOIN, IOM} を示した (図 7)。これらの素子は端子数が 4以下なので、これらのモジュールと信号の交差が実現で きれば、ユークリッド CA 上の格子上に配置し、格子点を 結ぶ辺上にワイヤを配置することで任意の配線が可能なの で、任意の DI 回路を模倣できる [5]。



図 7: (a) A MERGE, (b) a FORK, (c) an S-JOIN, and (d) an IOM serial elements and their machine specifications [6].

5.2 直列万能ユークリッド CA E

直列万能な回転対称ノイマン近傍ユークリッド CA $E = (I, 6, (0, 1, 2, 3, 4), f_A, 0)$ を構成した。 f_A の遷移規則は表3 に示す。Eはワイヤパタンと信号パタンを模倣することが できる。ワイヤパタンは状態1のセルの幅1の系列で状態 3のセルを配置することで ± 90 度方向を転換することが でき(図 8(a))、信号の"急旋回"も可能である(図 8(b))。 信号パタンは状態2,0の2つのセルで表現される。ワイヤ の交点に状態3のセルを配置することで信号の交差が実現 できる(図 8(c)),図10。ワイヤの交点に図9に示すよう

IIII	(a)	(b)	(IIIIII) (C)

⊠ 8: Configurations of (a) A wire and a signal (b) a feedback loop by sharp turning (c) a crossing.

に配置することで、MERGE, S-JOIN, FORK, IOM 直列 モジュールも実現できる。すべてのモジュールは交点とそ の近傍セルのみを用いている。図 11 MERGE の状相の遷 移を示す。

a		d d d d d d d d d d d d d d d d d d d	c c c c c c c c c c c c c c c c c c c
(*)	(6)	(c)	rd)

 \boxtimes 9: Configurations of modules of E, (a) MERGE (b) FORK (c) S-JOIN (d) IOM.

Eに埋め込まれたモジュールは直列なので、ワイヤの 長さが非一様に変わっても計算結果は変わらない。任意の 直列回路を状相に埋め込むために必要な情報は、格子上の 各点に配置されている基本モジュールの種類と配置方向、 各辺がワイヤとして接続されているか、静止状態であるか のみである。



 \boxtimes 10: A crossing process of E.



 \boxtimes 11: A MERGE process of E.

5.3 ユークリッド CA 上の格子から双曲平面パ スへの写像

前節で DI 回路を埋め込むことができるユークリッド CA を構成した。回路を埋め込んだ状相は幅1のワイヤと 交点の周囲のセルのみが非静止状態で、ユークリッド CA 上の格子の辺と交点を双曲 CA 上のパスとその交点に対応 づけることができれば、ユークリッド CAE に埋め込まれ た回路の状相を双曲 CA の状相に変換することができる。

ユークリッド CA 上の格子 (V_E, E_E) を考える。ここで、 $V_E(\in Z^2)$ はサイズ m, n の領域のすべてのセルの座標の集 合、すなわち、 $V = (k, l), 0 \le k \le m, 0 \le l \le n, E_E$ は隣 接する 2 セル間の辺の集合とし、 $((k_1, l_1), (k_2, l_2))$ と表す。 ここで、 $(k_1, l_1), (k_2, l_2) \in V_E$ かつ $|l_2 - l_1| + |k_2 - k_1| = 1$ である。セルの座標 V_E から次数 6 の双曲セルインデック ス I への写像 g を以下のように定義する。

$$g(k,l) = \begin{cases} 10^{k-1}30^{l-1} & (k \ge 1, l \ge 1) \\ 10^{k-1} & (k \ge 1, l = 0) \\ 0^l & (k = 0, l \ge 1) \\ \phi & (k = l = 0). \end{cases}$$

ユークリッド CA 上の辺 ((0,*l*), (0,*l* + 1)), ((*k*,0), (*k* + 1,0)), ((*k*,*l*), (*k*,*l*+1)) は双曲 CA 上の長さ1のパスに対応し、それらは次のようになる。

 $\begin{array}{rcl} ((0,l),(0,l+1)) & \to & (0^l,0^{l+1}), \\ ((k,0),(k+1,0)) & \to & (10^{k-1},10^k), \\ ((0,l),(0,l+1)) & \to & (10^{k-1}30^{l-1},10^{k-1}30^l). \end{array}$

しかし、 $((k,l), (k + 1,l)), l \ge 1$ に対応するパスは長さ 1 では表せない。そこで、以下のように $((k,0), (k + 1,0)) \rightarrow (10^{k-1}, 10^k)$ から逐次的にパスを求める。ユークリッド CA の場合には、((0,0), (1,0))の一つ上の辺は ((0,1), (1,1)) である。双曲 CA の場合にもパス $(\phi, 1)$ から次のパスを求める。パスの起点セルは 0、終点セルは 13 であり、中継セルは 01 と011 である。((0,1), (1,1)) に対応するパスはそれらを 一般に、ユークリッド CA 上の格子の辺 ((k,l),(k+1,l)),l≥1 に対応する双曲 CA 上のパスは (s,r₁,...r_u,e) と表すことができる。ここで、s は起点セル、r₁,...r_u,e) の次のパスは起点セル s を s0, s01, s011, 中継セル r_i を r_i3, r_i31, r_i3111, r_i31111, r_i311110, r_i3111101, 終 点セル e を e0 と書き換えることで求められる。E_E に 対応するすべての双曲 CA 上のパスはこの書き換えを n 回、[10^{k-1}3, 10^{k-1}31, 10^{k-1}311, 10^k3] の各 m 個のパスに 対して行うことで得られる。

この対応に従って直列モジュールとワイヤを双曲 CA上 に配置することができる。

5.4 5 状態直列万能双曲 CA H₂

この節では E を次数 6 の双曲 $CAH_2 = (I, 6, (0, 1, 2, 3, 4), f_{H_2}, 0)$ に拡張した結果を示す。 f_{H_2} の 遷移規則は 3 に 4. を追加したものである。

状態の割当は E と同じである。信号は状態が0,2の2 セル、ワイヤは幅1の状態1のセルの連結で表される。 図 12(a) は最小のフィードバックループの例である。各旋 回点には状態3のセルが配置されている。図 12(b) は交差 モジュールでユークリッド CA の場合と違い、交点の周囲 にはワイヤ以外に12個のセルがあるので、そのすべての セルの状態を3とする。交差点での遷移を図 14 に示す。 交点で交差するワイヤに状態3のセルを通って到達するに はユークリッドの場合と違い5ステップ必要である。

MERGE, FORK, S-JOIN, IOM モジュールを図 13 に 示す。モジュールの周囲のセルが3であることをのぞくと ユークリッドの場合と同じである。

表 4 の規則は E では使われないので、 $f_E \epsilon f_{H2}$ で置 き換えることができる。さらに、規則を f_{H2} へ追加する ことで、次数を $d \ge 4$ の場合にも拡張することができる。 すなわち、 H_2 は次数に依存しない CA に拡張することが



 \boxtimes 12: Configurations of H_2 , (a) a feedback loop by sharp turning (b) a crossing



🖾 13: Configurations of modules of H_2 , (a) MERGE (b) FORK (c) S-JOIN (d) IOM.

できる。

6 まとめ

本論文では、次数6の等辺四角形セルによる5状態/ イマン近傍双曲 CA で万能なものを構成した。ユークリッ ド CA の場合にも同じ規則を適用することができ、さらに 次数に依存しない CA に拡張することができる。

7 謝辞

双曲幾何に関して中尾輝男 (NEC)、非同期回路に関し て Jia Lee (情報通信研究機構) から有益な助言を得たこ とに感謝する。

参考文献

- Banks, E. R.: Universality in cellular automata, Proc. Eleventh Annual Symposium on Switching and Automata Theory (1970) 194-215.
- [2] Hermann, F, Margenstern, M.: A universal cellular automaton in the hyperbolic plane, *Theoretical Computer Science* 296 (2003) 327-364.



X 14: A crossing process of H_2 .

- [3] Imai, K., Ogawa, H: A simulation tool for hyperbolic cellular automata and its application to construct cellular automata which can simulate logical circuits *Proc. International Workshop on Cellular Automata* (Automata 2000) Osaka (2000) 11.
- [4] Keller. R.M.: Towards a theory of universal speedindependent modules, *IEEE Trans. Computers* 23 1 (1974) 21-33.
- [5] Lee, J., Adachi, S, Peper, F, Morita. K.: Embedding universal delay-insensitive circuits in asynchronous cellular space, *Fundamenta Informaticae* 58, 3-4 (2003) 295-320.
- [6] Lee, J., Peper, F, Adachi, S, Morita. K.: Universal delay-insensitive circuits with bidirectional and buffering lines, *IEEE Trans. Computers* 53 8 (2004) 1034-1046.
- [7] Margenstern, M., Morita. K.: NP Problems are tractable in the space of cellular automata in the hyperbolic plane, *Theoretical Computer Science* 259 (2001) 99-128.
- [8] von Neumann, J.: Theory of self-reproducing automata (ed. A.W.Burks), The University of Illinois Press, Urbana (1966).
- [9] Serizawa, T.: 3-state Neumann Neighbor cellular automata capable of constructing self-reproducing

machine, Trans. IECE Japan J-69-D, 5 (1986) 653-660 (in Japanese).

[10] Worsch, T.: Simulations Between Cellular Automata on Trees Extended by Horizontal Edges, Fundamenta Informaticae 58, 3-4 (2003) 241-260.

A Rules of H_1 , E, and H_2

$\begin{array}{c} {\color{black} {\color{blach} {\color{blac} {\color{black} {\color{black} {\color{black} {\color{black} {\color{black} $	les of the $\{$ (1,0,0,0,0) (0,1,2,0,0) (0,2,1,2,0) (0,2,3,0,0) (0,1,1,1,0) (0,3,3,0,0) (0,1,1,1,0) (4,4,0,4,0) (0,3,2,2,0) (0,4,3,4,2) (0,4,3,4,2) (0,4,3,4,2) (0,4,3,4,0,0) (4,2,0,0,0) (4,3,0,0,0) (4,1,1,1,4) (0,2,1,2,2)	$\begin{array}{l} 5\text{-state hy} \\ \to 0 \ (0, 1, 0, 0, 3, 3, 0, 2, 1, 0, 3, 3, 0, 2, 1, 0, 0, 3, 3, 2, 0, 0, 0, 3, 2, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0, 0,$	$\begin{array}{c} \text{perbolic} & (\\ 0,0) \to 3 & (\\ 0,0) \to 3 & (\\ 3,0) \to 0 & (\\ 0,0) \to 2 & (\\ 0,0) \to 2 & (\\ 0,0) \to 4 & (\\ 4,0) \to 0 & (\\ 0,0) \to 0 & (\\ 4,0) \to 0 & (\\ 2,0) \to 0 & (\\ 0,0) \to$	$\begin{array}{c} \text{CA} \ H_1 \\ 2,0,0,0,0) \rightarrow 0 \\ 0,3,0,0,0) \rightarrow 2 \\ 0,2,2,0,0) \rightarrow 0 \\ 1,2,0,0,0) \rightarrow 0 \\ 0,4,4,4,2) \rightarrow 0 \\ 0,4,4,4,2) \rightarrow 0 \\ 0,2,3,2,0) \rightarrow 0 \\ 2,1,0,2,0) \rightarrow 0 \\ 2,1,0,2,0) \rightarrow 3 \\ 3,2,0,0,0) \rightarrow 2 \\ 2,4,3,4,0) \rightarrow 2 \\ 0,3,3,3,2) \rightarrow 4 \\ 0,2,2,2,2) \rightarrow 1 \\ 0,4,2,2,2,4) \rightarrow 1 \\ 0,2,2,2,4,0) \rightarrow 0 \\ 0,1,0,2,0) \rightarrow 0 \end{array}$
$ {\bf ₹} 3: R (0,0,0,0,0) → 0 (1,0,0,0,0) → 1 (0,0,0,2,0) → 1 (1,1,1,1,1) → 1 (1,3,1,3,2) → 4 (4,0,1,4,0) → 3 (0,4,1,0,1) → 3 (0,4,1,0,1) → 3 (0,4,1,0,1) → 3 (0,4,1,0,1) → 3 (0,4,1,0,1) → 3 (0,2,0,1) → 3 (1,0,2,0,3) → 2 (3,0,2,0,1) → 3 (1,0,2,0,3) → 2 (3,0,2,0,1) → 3 (1,0,2,0,3) → 2 (3,0,2,0,1) → 3 (1,3,1,0,2) → 4 (4,0,1,1,0) → 3 (1,3,0,0,1) → 1 (1,1,1,3,1) → 0 (3,0,0,0,0) → 1 (1,3,3,0) → 1 (1,1,3,3,0) → 1 (1,2,2,3,1) → 1 \\ (1,2,2,3,1) → 1 \\$	ules of the $(1, 1, 0, 0, 0)$ (0, 0, 2, 0, 1) (0, 0, 3, 1, 0) (1, 1, 3, 1, 3) (3, 0, 1, 4, 0) (0, 0, 3, 0, 0) (4, 4, 1, 0, 0) (4, 4, 1, 0, 0) (4, 4, 1, 4, 1) (1, 4, 1, 4, 4) (1, 4, 1, 4, 1) (1, 1, 0, 3, 0) (3, 1, 2, 0, 3) (0, 2, 1, 0, 1) (2, 1, 3, 0, 0) (0, 1, 1, 0, 2) (1, 3, 1, 0, 3) (1, 3, 1, 0, 3) (1, 3, 1, 0, 3) (1, 3, 1, 0, 3) (1, 1, 0, 3, 1) (2, 0, 1, 3, 1) (2, 0, 1, 3, 1)	5-state E (0,1,0) \rightarrow 1 (2,0,1,3) \rightarrow 1 (0,0,3,3) \rightarrow 1 (0,1,3,3) \rightarrow 1 (0,1,3,3) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,1) \rightarrow 1 (1,1,3,1) \rightarrow 1 (1,1,3,1) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,1) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,3) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,3) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow 1 (1,1,3,2) \rightarrow	uclidean $(0,0) \rightarrow 0$ $(0,0) \rightarrow 0$ $(1) \rightarrow 1$ $(1) \rightarrow 0$ $(0,0) \rightarrow 1$ $(1) \rightarrow 1$ $(1) \rightarrow 0$ $(0,0) \rightarrow 1$ $(1) \rightarrow 1$ (1	$\begin{array}{c} {\rm CA} \ E \\ (1,1,0,1,0) \to 1 \\ (1,0,1,0,2) \to 2 \\ (3,0,1,1,0) \to 3 \\ (0,2,3,0,0) \to 0 \\ (1,1,1,1,4) \to 1 \\ (1,0,4,0,1) \to 1 \\ (0,1,4,0,0) \to 0 \\ (3,0,4,4,0) \to 3 \\ (2,4,1,4,4) \to 0 \\ (3,0,0,4,4,0) \to 3 \\ (2,4,1,4,4) \to 0 \\ (3,0,0,2,1) \to 3 \\ (2,4,1,4,4) \to 0 \\ (3,0,0,2,1) \to 3 \\ (2,1,0,0,3) \to 0 \\ (3,1,3,0,1) \to 3 \\ (3,3,3,1,0,1) \to 3 \\ (3,3,3,1,0,1) \to 3 \\ (3,3,3,1,0,1) \to 3 \\ (1,1,3,4,0,1) \to 1 \\ (1,1,4,4,0,1) \to 1 \\ (1,1,4,4,0,1) \to 1 \\ (1,1,4,4,0,1) \to 1 \\ (1,1,4,4,0,1) \to 1 \\ (1,1,3,2) \to 1 \\ (3,4,0,0,0) \to 3 \\ (3,1,1,3,1) \to 0 \\ (1,1,3,4,3) \to 2 \\ (1,3,1,2,0) \to 2 \\ (1,3,1,2,0) \to 2 \end{array}$
$\overline{\mathbf{x}} \begin{array}{l} 4: \text{ Addition} \\ (3,1,3,0,0) \rightarrow 3 \\ (3,4,3,0,0) \rightarrow 4 \\ (1,4,4,0,0) \rightarrow 3 \\ (3,1,3,4,3) \rightarrow 0 \\ (4,3,3,1,3) \rightarrow 1 \\ (1,4,3,0,0) \rightarrow 3 \\ (1,1,4,1,4) \rightarrow 1 \\ (1,3,3,0,0) \rightarrow 3 \\ (0,3,2,4,1) \rightarrow 1 \end{array}$	$\begin{array}{c} \text{nal rules fc} \\ (3,3,3,0,0) \\ (4,4,4,3,0,0) \\ (4,4,4,0,0) \\ (3,3,3,1,4) \\ (1,0,4,1,4) \\ (1,4,0,0,3) \\ (3,2,0,0,4) \\ (3,2,0,0,3) \end{array}$	$ \begin{array}{c} \text{ or the 5-st} \\ \rightarrow 3 (3,3,1) \\ \rightarrow 3 (4,3,4) \\ \rightarrow 3 (3,2,3) \\ \rightarrow 1 (3,3,4) \\ \rightarrow 3 (3,1,4) \\ \rightarrow 3 (4,1,4) \\ \rightarrow 3 (3,2,4) \\ \rightarrow 3 (2,4,1) \end{array} $	ate hyper $,0,0) \rightarrow 3$ $,0,0) \rightarrow 3$ $,1,4) \rightarrow 1$ $,1,3) \rightarrow 1$ $,0,4) \rightarrow 3$ $,1,1) \rightarrow 1$ $,0,0) \rightarrow 3$ $,1,1) \rightarrow 1$ $,0,0) \rightarrow 3$ $,0,0) \rightarrow 0$	bolic CA H_2 (3,3,4,0,0) $\rightarrow 4$ (4,3,3,0,0) $\rightarrow 3$ (3,2,4,1,3) $\rightarrow 1$ (1,1,3,3,3) $\rightarrow 2$ (1,1,4,0,0) $\rightarrow 3$ (4,1,1,1,4) $\rightarrow 1$ (3,2,3,0,0) $\rightarrow 3$ (4,2,1,0,0) $\rightarrow 3$