

先読みスケジューラによる 分散型データベースシステムの 並行処理制御

京都大学工学部 武田 真人 (Makoto TAKEDA)
京都大学工学部 茨木 俊秀 (Toshihide IBARAKI)
Simon Fraser Univ. 亀田 恒彦 (Tiko KAMEDA)

あらまし

各サイトが多版方式の先読みスケジューラを用いた分散型データベースシステムにおいて、すべてのトランザクションが、自己のサイトに対しては読み書きを行なうが、他サイトに対しては読み取り操作のみを行なうという制約をみたすとき、各サイトが独立にそのステップを実行できるような並行処理制御法が可能であることを示す。このようにしても、先読みスケジューラの特徴である、デッドロックがなく、後退復帰を必要としないという性質がそのまま成立する。

1. まえがき

分散型データベースシステムの並行処理制御法 (concurrency control)において、2相ロック方式や時刻印方式が広く知られているが⁽¹⁾、これらでは、実行済み操作の後退復帰 (rollback) やシステムのデッドロックを避けることができない。システムが複雑となる分散型データベースシステムでは、これらは並行処理の効率を下げる大きな要因となる。この点を改善するため、予め各トランザクションの読み取り集合、書き込み集合を宣言することによって、システムの通常処理の実行中では後退復帰もなくデッドロックも生じない先読みスケジューラ (cautious scheduler)^{(2), (5)} を用いた方式も提案されている⁽³⁾。しかし、この方式では各トランザクションの実行の前に、他のサイトへの通信を行って、その登録を行っておかねばならず、通信量の増大と処理時刻の遅延が避けられない。そこで、本論文では、一つのデータ項目は一つのサイトにのみ存在するという制限を設け、さらに各トランザクションは自己のサイトについては読み書きの両操作を行うが、他のサイトに対しては読み取り操作のみを行うと仮定する。このとき、各サイトがMCS(MWW)と呼ばれる多版先読みスケジューラを用いるならば、トランザクションの実行は他のサイトの状態とは独立に、自己サイトの先読みスケジューラのみに基づいて実行できることを示す。これはいわゆるBakunin

データベースネットワーク⁽⁶⁾と目的を一にするものであるが、トランザクションに加えられる制約および制御方式自体は相当異なる。このようなシステムではサイト間の通信量も減少し、各サイトにおけるトランザクションの制御も容易であるので、実用上意味があると考えられる。

本論文の後半では、トランザクションをさらに制限することで、長時間を要すると思われる他のサイトへの読み取りステップのために自己のサイトへのステップが待つことがないような並行処理方式を提案する。

2. データベースシステム

データベースシステムはデータ項目の集合 $D = \{X_1, \dots, X_m\}$ と、データベース上で実行されるトランザクションの集合 $T = \{T_0, T_1, \dots, T_n, T_f\}$ とから成る。ただし、各トランザクション T_i ($1 \leq i \leq n$) は、データベースからデータ項目 $X \in S$ (ただし、 $S \subset D$) を読み取る読み取りステップ ($R_i[S]$ と記す) と、 $X \in S$ の内容を更新する書き込みステップ ($W_i[S]$ と記す) の二種類のステップの有限個からなる系列である。 $X \in S$ に対する $R_i[X]$ および $W_i[X]$ をそれぞれ読み取り操作、書き込み操作という。 $T_0 = W_0[D]$ 、 $T_f = R_f[D]$ はそれぞれ、初期および最終トランザクションで、すべてのデータ項目の初期値を準備し、さらに最終値を読み取るために仮想的に導入されたものである。 T 上の系列 s とは、 T 内のトランザクションのすべてのステップを左から右に一列に並べたもので、 $W_0[D]$ で始まり、 $R_f[D]$ で終わり、かつ得られたステップの順序が個々の T_i 内のステップの順序に矛盾しないものをいう。

本論文で扱う多版方式では、系列 s において、各 $R_j[X]$ はそれに先行する(すなわち、 $R_j[X]$ の左に位置する)任意の $W_i[X]$ の一つによって書かれたデータ X を読む。従って、どの書き込み操作から読むかを定める必要があり、これを版割当て(version assignment)と呼び、 I と記す。すなわち、 $R_j[X]$ が $W_i[X]$ から読むとき、

$I(R_j[X]) = W_i[X]$ と書く。とくに、 $W_i[X]$ が $R_j[X]$ に先行する最も新しい書き込み操作であるとき、その版割当てを標準版割当てと呼び、 I^* と表わす。系列 s とその版割当て I の組 $\langle s, I \rangle$ を T のスケジュールと呼ぶ。スケジュール $\langle s, I \rangle$ が直列(serial)であるとは、 $I = I^*$ であり、かつ s において各トランザクション内のすべてのステップが他のトランザクションのステップに割り込まれることなく連続して置かれているときをいう。同じステップ集合に対するスケジュール $\langle s, I \rangle$ と $\langle s', I' \rangle$ において、 $I = I'$ ならば、両者は等価であるといい、 $\langle s, I \rangle \equiv \langle s', I' \rangle$ と記す。スケジュール $\langle s, I \rangle$ が直列可能(serializable)とは、 $\langle s, I \rangle \equiv \langle s', I' \rangle$ を満たす直列スケジュール $\langle s', I' \rangle$ が存在することである。すべての直列可能なスケジュールの集合を ISR と書く。また、 $\langle s, I \rangle \in ISR$ なる I をもつ系列 s の集合を SR と書く。直列可能性はデータの一貫性を保証するもの

であって、スケジューラの役目は、各トランザクションから発せられたステップの実行要求を直列可能スケジュールに整列することにある。

[定義 2.1]⁽⁴⁾ あるスケジュール $\langle s, I \rangle$ に対して TI0 グラフ、 $TI0(s, I) = (V, E)$ 、を次のように定義する。

V ：節点の集合で、 s のトランザクションに対応する節点、および後述のダミー節点からなる。

E ：枝の集合で、 T_j が T_i の書いた X の値を読むとき、有向枝 $e = (T_i, T_j) \in E$ を設け、ラベル X を付す。これらを読み取り枝と呼ぶ。ある T_i が書いた X の値がどのトランザクションによっても読まれなかつたとき、 $W_i[X]$ は不用 (useless) であるといい、ダミー節点 T'_i を作り、ラベル X の有向枝 $e' = (T_i, T'_i) \in E$ を付す。トランザクションと節点は一対一に対応するので、以下では TI0 グラフの節点をトランザクションと呼ぶことがある。□

[定義 2.2]⁽⁴⁾ $TI0(s, I)$ が DITS (Disjoint Interval Topological Sort) をもつとは、 V の要素間に次の二つの条件を満たすように全順序 \ll を定め得ることをいう。

1. $TI0(s, I)$ で T_i から T_j へ道があるとき、 $T_i \ll T_j$ 。

2. 排除規則：同じラベル X をもつ枝 $e = (T_h, T_i)$ と $e' = (T_j, T_k)$ が $T_h \neq T_j$ を満たせば、 $T_i \ll T_j$ または $T_k \ll T_h$ のいずれかが成り立つ。□

一般に与えられた TI0 グラフが DITS をもつかどうかを判定する問題は NP 完全である^{(7), (4)}。そこでその判定を多項式時間で可能とするため DITS に下記の制限を付し、その計算の複雑さを軽減することが試みられている⁽⁴⁾。

ww 制約： s 内で、ある X に対し $W_i[X]$ が $W_j[X]$ に先行するならば、 DITSにおいて T_i を T_j のまえに置く。

制約 ww の下で直列可能なスケジュールの集合を IWW、さらに、 $\langle s, I \rangle \in IWW$ なる版割当て I をもつような系列 s の集合を MWW と記す。 $TI0_{ww}(s, I)$ とは、 $TI0(s, I)$ に ww にもとづく順序制約の枝を加えたグラフである。すなわち、 ww 制約を満たす i と j に対し、有向枝 (T_i, T_j) を加え、 ww 枝と呼ぶ。□

[定義 2.3]⁽⁴⁾ 定義 2.2 の 2 の条件をみたす枝 e および e' において (T_i と T_k はダミー節点であってもよい) T_h から T_k への道が存在するとき、枝 $e'' = (T_i, T_j)$ を付し排除枝と呼ぶ。 $TI0_{ww}(s, I)$ にすべての排除枝を加えたグラフを排除閉包 (exclusion closure) と呼び、 $TI0^{*}_{ww}(s, I)$ で表わす。□

[定理 2.1]⁽⁵⁾ 系列 $s \in MWW$ の必要十分条件は $TI0_{ww}(s, I)$ が DITS をもつことである。□

[定理 2.2]⁽⁴⁾ $TI0_{ww}(s, I)$ が DITS をもつための必要十分条件は $TI0^{*}_{ww}(s, I)$ が閉路をもたないことである。□

3. 先読みスケジューラ MCS(MWW)

ここでは、本並行処理制御方式の基本となる多版方式の先読みスケジューラ MCS (MWW)について説明する。

各トランザクション T は、実行に先立ち、読み取り集合 (T が読み取るデータ項目の集合)と書き込み集合 (T が書き込むデータ項目の集合)をスケジューラに宣言し登録を行う。登録が済むと T はステップの実行要求をスケジューラに発する。MCS(MWW)は最終的に $\langle s, I \rangle \in IWW$ なるスケジュールが得られるようにそれらの順序と版割当てを定めて出力する(実行を許可する)。各ステップの実行可能性の判定を完成テストと呼ぶ。

MWWの完成テストは以下のように行う。

$\langle P, I \rangle$ をある時点ですでに出力された部分スケジュール、 q を現在判定すべきステップ、PENDを

{既にスケジューラに最初のステップを送っているトランザクションが宣言したステップ} - { P_q 中のステップ}
とする。

[定義 3.1]⁽⁵⁾ ATIOグラフ、ATIO($\langle P, I \rangle, q, PEND$)、はTIOグラフと同様にして以下のように定義される。すでに P_q あるいは $PEND$ にその最初のステップが含まれているようなトランザクション T_i を節点とし、 $\langle P, I \rangle$ 部分において T_i が X を T_i から読み取っているならば、ラベル X の有向枝 (T_i, T_j) を付す。 $\langle P, I \rangle$ 中のダミー節点についても同様に定める。また、各 $W_i[X] \in PEND$ はダミー節点 T'_i へのラベル X の有向枝 (T_i, T'_i) で示され、 $R_i[X] \in PEND$ は始点をもたないラベル X の枝 (-, T_i) によって示される。これらを処理待ち枝と呼ぶ。□

ATIO($\langle P, I \rangle, q, PEND$)に以下の有向枝を加え、さらにその排除閉包をとったものを $ATIO^{*_{ww}}(\langle P, I \rangle, q, PEND)$ と記す。

- (i) P_q において $W_i[X]$ が $W_j[X]$ に先行するとき ww 枝 (T_i, T_j) を付す。
- (ii) $W_k[X]$ を P_q における X への最後の書き込み操作とする。このとき、すべての $W_j[X] \in PEND$ に対し ww 枝 (T_k, T_j) を付す。
- (iii) $q = R_j[S]$ のとき、すべての $X \in S$ への処理待ち書き込みステップをもつトランザクション T_k へ rw 枝 (T_j, T_k) を付す。

[定理 3.1]⁽⁵⁾ MCS(MWW)の完成テストに合格する必要十分条件は $ATIO^{*_{ww}}(\langle P, I \rangle, q, PEND)$ が有向閉路をもたないこと。□

さらに、MCS(MWW)によって出力されるスケジュールについて次の定理が成り立つ。

[定理 3.2] ⁽⁵⁾ MCS(MWW)は入力された s' に対し(必要ならばステップの順序を変更し)、必ず IWW に属すスケジュール $\langle s, I \rangle$ を出力する。このとき、 s におけるステップの順序は各トランザクション内のステップの順序に矛盾しない。□

すなわち、これらの定理より MCS(MWW) は

- (1) システム中でデッドロックを生じない
- (2) ステップの後退復帰の必要がない
- (3) 各ステップは必ず有限時間内で実行できる

ことが保証されている⁽⁵⁾。

ところで、各トランザクションはその書き込み集合と読み取り集合を先読みスケジューラへの登録時に予め宣言するが、後になって宣言されていない操作が到着したとする。そのとき、その操作のためにシステムが停止してしまう恐れがある。このような異常が起こることを追加異常(augmentation anomaly)⁽⁵⁾と呼ぶ。MCS(MWW)は、追加異常について次の定理が成り立つ。

[定理 3.3] ⁽⁵⁾ MCS(MWW)においては、予め宣言されていない読み取り操作が到着しても追加異常は起こらない。(書き込み操作についてはこの限りではない。) □

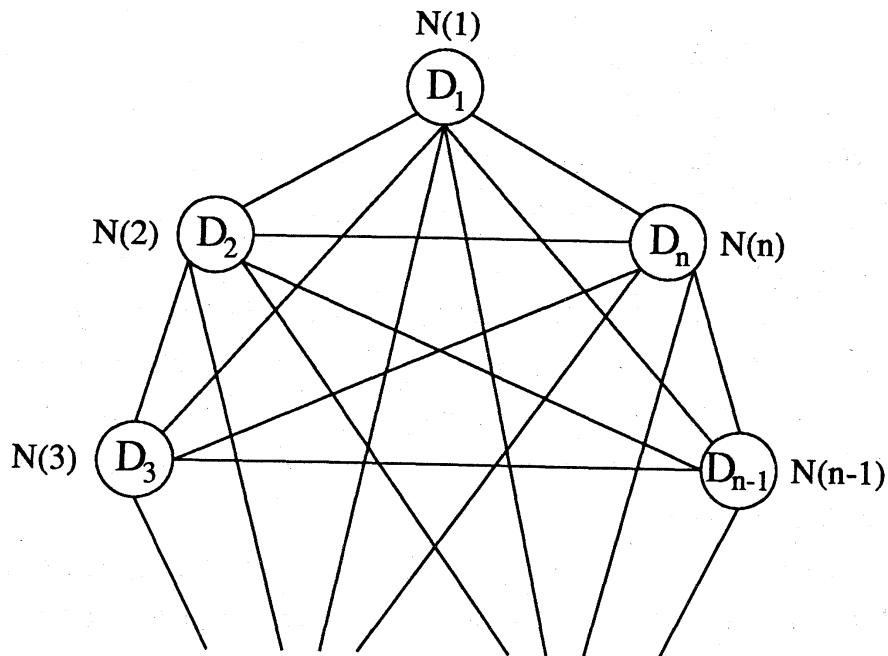
4. 分散型データベースシステムモデル

分散型データベースシステム(DDBMS)とは互いに通信回線によって接続された n 個のデータベースシステム(以下では個々のデータベースシステムをサイトと呼ぶ。)から成り立っている。本論文では DDBMS に以下の仮定を置く。

- (1) サイト a に存在するデータ項目を D_a とするとき、任意の異なるサイト a, b に対して $D_a \cap D_b = \emptyset$ 。すなわち、複数のサイトに存在するようなデータ項目はない。
- (2) 各トランザクション T が書き込むデータ項目の集合を $D_w(T)$ とすれば、
 $D_w(T) \subset D_a$ なるデータ項目をもつサイト a が必ず一つだけ存在する。すなわち、各トランザクションの書き込み集合はただ一つのサイトのデータ項目にのみ許される。
 そのようなサイト a を T のホームサイトと呼ぶ。
- (3) 各トランザクションは任意のサイトのデータ項目を読み取ることができる。
- (4) 各サイトは時計をもち、時刻印を発することができる。また、システムが複数のトランザクションに同一の時刻印を与えることはないとする。
- (5) 各サイトは、他のサイトにどのようなデータ項目があるかを知っている。
- (6) 各サイトは、それぞれトランザクション制御装置および先読みスケジューラ MCS(MWW) によって独立に制御されている。
- (7) 各ユーザは次のようにしてトランザクション T を実行する。
 - (i) まず、 T のホームサイトへその読み取り、書き込み集合とともに登録したの

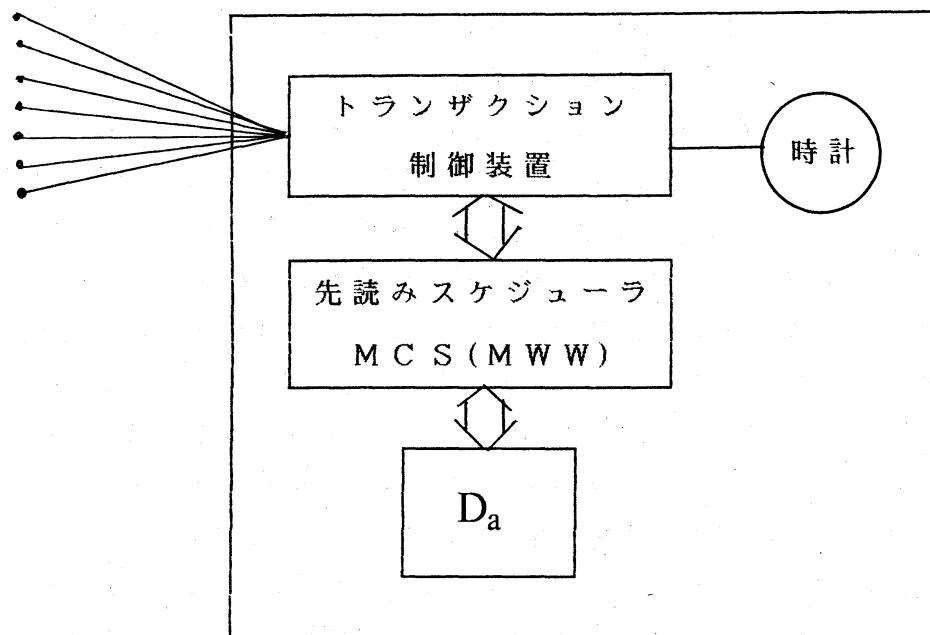
ち、そのステップの実行要求を出す。

(ii) Tは一つのステップの実行が終了してはじめて次のステップの実行要求を出すことができる。□



分散型データベースシステム

各サイトへ



サイト a の構成

あるトランザクションがホームサイト以外のデータ項目を読み取るステップをもつとき、そのトランザクションを全域的(global)トランザクション、また、その読み取りステップを遠方(remote)読み取りステップと呼ぶ。全域的トランザクション以外のトランザクションを局所的(local)トランザクションと呼ぶ。なお、全域的トランザクションのステップにおいて、遠方読み取りステップ以外のステップを局所的(local)ステップという。

5. MCS(MWW)を用いた分散型アルゴリズムとその正当性

各トランザクションTはそのホームサイトaにおいて、トランザクション制御装置および先読みスケジューラMCS(MWW)によって以下のように制御される。

(1) Tが全域的トランザクションであれば、トランザクション制御装置は、Tの到着時に時刻印を付す。(局所的トランザクションには付さない。)その後、Tの宣言した読み取り集合および書き込み集合にもとづいて、TをサイトaのMCS(MWW)に登録する。なお、サイトaのMCS(MWW)の完成テストにおいては、ATIOグラフに上記の時刻印の制約枝を附加して行う。(つまり、ATIOグラフ内の T_i と T_j が時刻印をもち、 T_i の時刻印が T_j の時刻印より小さければ、枝(T_i , T_j)を加える。)

(2) 全域的トランザクションの局所的ステップおよび局所的トランザクションのステップについてはサイトaのMCS(MWW)によって処理される。

(3) 全域的トランザクションの遠方読み取りステップについてはそのトランザクションの時刻印とともにそれが読み取るデータ項目をもつサイトへ送る。

(4) 他のサイトbから時刻印tをもった全域的トランザクション T_m の遠方読み取りステップ $R_m[X]$ が到着した時、 T_m をサイトaのMCS(MWW)に時刻印の制約枝を附加して加え、完成テストにかける。このとき、サイトaの時刻 t' が $t > t'$ をみたすならば、サイトaの時計を t まで進める。□

MCS(MWW)の動作は、そのATIOグラフに全域的トランザクション間の時刻印の制約枝が付加されている点を除けば、集中型の場合⁽⁵⁾と同様である。

[定理 5.1] 各サイトaにおいては、そのサイトでの処理を要求されたすべてのステップを有限時間内で実行できる。 □

[定理 5.2] すべてのトランザクションの処理が終了したとき、各サイトにおいて得られているTIOグラフを次のように重ね合せて、全体のTIOグラフを作る。即ち、同じ全域的トランザクションを表わす節点は一つに重ね合せ、また、全域的トランザクション間の時刻印の制約枝は、異なるホームサイト間であっても加える。(なお、システムの仮定(1)より、新たなwww枝や読み取り枝は加わらない。)このようにして得られるTIOグラフはDITSをもつ。

(証明) 各サイトはMCS(MWW)によって制御されているから、すべてのステップが終了したとき、そのサイトのTIOグラフは定理 3.2よりDITSをもつ。サイト a ($1 \leq a \leq n$: n はサイト数) のDITSをDITS a とする。すべてのDITS a から次のようにしてシステム全体のトランザクションの系列 σ を作る。まず、すべての全域的トランザクションを時刻印の順に左から右へ一列に並べその系列を τ とする。各DITS a 中の全域的トランザクションは時刻印の順序に並べられているので、DITS a 中の二つの全域的トランザクション T_i 、 T_j ($i \neq j$) が $T_i < T_j$ (T_i は T_j よりも左) ならば τ 中でも $T_i < T_j$ である。サイト a の局所的トランザクション T_m については、DITS a 中でそれがはさまれている全域的トランザクション T_i と T_j (すなわち、DITS a 中で $T_i < T_m < T_j$ である) の間に τ においても同様にはめこむ。このとき、他のサイトの局所的トランザクションおよび他サイトをホームサイトとする全域的トランザクションとの位置関係は任意でよい。

こうして得られた、システムのすべてのトランザクションを一列に並べた系列が σ である。次にこの σ がシステム全体のTIOグラフのDITSになっていることを示す。

(1) 各サイトのDITS a の順序は σ でも保存されているから、システム全体のTIOグラフの節点を σ に従って整列したときすべての枝は左から右に向いている。(システム全体のTIOグラフを作成するとき、新たに時刻印の制約枝がひかれているが、 σ は全域的トランザクションを時刻印の順に並べているのでこの枝も左から右へ向いている。)

(2) 排除規則：各DITS a においては排除規則が満たされている。また、各データ項目 X は一つのサイトにしか存在しないから、同じラベル X をもつ枝は一つのサイトのTIOグラフにしか現れていない。これは、システム全体のTIOグラフで排除規則が成り立っていることを意味する。

以上により、 σ は定義 2.2のDITSの条件(1)、(2)を満たしている。□

[定理 5.3] システム全体のデッドロックは起きない。□

このように、本システムでは、すべてのトランザクションがデッドロックを起こすことなく処理されるが、全域的トランザクションの遠方読み取り操作の実行を待つ

間、ホームサイトで、局所的トランザクションの実行が遅延されることがある。これは、実用上好ましくない場合も考えられるので、次節では、トランザクションも2ステップモデルに限ることで、局所的トランザクションに高い優先度を与えることを述べる。

6. 2ステップモデルを用いたシステム

トランザクション T_i が一つの読み取りステップ $R_i[S]$ とその後に続く書き込みステップの $W_i[S']$ から成るとき2ステップモデルであるといわれる。以下では、すべてのトランザクションが2ステップモデルであるとする。なお、一般的に読み取りステップ $R_i[S]$ の S はホームサイトのデータ項目の集合 S_1 と他のサイトのデータ項目の集合 S_2 に分割されるが、 T_i の処理にあたってはまず遠方読み取りステップ $R_i[S_2]$ の実行をまず要求し、それが完全に済んだ後、局所的ステップである自己サイトの読み取りステップ $R_i[S_1]$ やび書き込みステップ $W_i[S']$ の実行を要求するものとする。全域的トランザクションのうちで遠方読み取りステップが既に実行を終えその値をホームサイトにもちかえっているトランザクションを局所化(された)トランザクションと呼ぶ。

このようなトランザクションに対し、各サイトのトランザクション制御装置は次のように制御する。

(1) 局所的トランザクションはそのままそのサイトの先読みスケジューラMCS(MWW)に送り読み取り、書き込みステップの実行を進める。

(2) 全域的トランザクション T はホームサイト到着時に時刻印を付し、遠方読み取りステップは直ちに関係サイトへ時刻印とともに送る。 T やびそのホームサイトに対して宣言されたステップはそのままMCS(MWW)に登録し、以後局所的ステップについては、局所的トランザクションと同様に扱う。ただし、ある全域的トランザクションの局所的ステップの実行要求が到着しても、そのトランザクションの時刻印以下の時刻印をもつすべての全域的トランザクションが局所化されるまで先読みスケジューラへは渡さない。

[定理 6.1] 上記の規則を採用したシステムでは、局所的トランザクションのどのステップも、まだ局所化されていない全域的トランザクションによって遅らされることはない。□

ア. むすび

分散型データベースシステムでは、システムが複雑となるために各サイトが独立に並行処理を行い、その結果システム全体の並行処理がなされているようにするには容

易ではない。そこで、本論文ではトランザクションに制限を設けることでこれらを可能にする並行処理制御法を提案した。これは、多版方式の先読みスケジューラMCS(MWW)が追加異常を生じないことを利用したものであって、各サイトのみならず、システム全体としてもデッドロックを生じる可能性はなく、従って、後退復帰も必要ない。

さらに、トランザクションを2ステップモデルに限定すれば、局所的トランザクションがその実行に比較的時間のかかる遠方読み取りステップのために遅らされることないようにできることも示した。

謝辞 いろいろと熱心にご討論いただいた増山繁助手(京大)に感謝いたします。なお、本論文は一部文部省科学技術研究費によるものである。

文 献

- (1) P.A.Bernstein and N.Goodman, "Concurrency control in distributed database systems", ACM Computing Surveys, 13, 2, pp.185-224(1981).
- (2) M. A. Casanova and P. A. Bernstein, "General purpose schedulers for database systems", Acta Informatica, 14, pp.195-220 (1980).
- (3) 原嶋、茨木 "先読みスケジューラによる分散型データベースシステムの並行処理制御", 電子情報通信学会論文誌, J70-D, 6, pp.1140-1148(1987).
- (4) T. Ibaraki, T. Kameda and T. Minoura, "Serializability with Constraints", ACM Trans.on Database Systems, 12, 3, pp.429-452(1987).
- (5) T. Ibaraki, T.Kameda and N.Katoh, "Cautious transaction schedulers for multiversion database systems", LCCR TR86-2, School of Computing Science, Simon Fraser Univ. (1986).
- (6) B.Kogan and H.G.Molina, "Update propagation in Bakunin database networks", Proceedings of the Sixth Annual ACM Symposium on Principles of Distributed Computing, Vancouver, B.C., Canada, Aug.10-12, pp.13-26(1987).
- (7) C.H.Papadimitriou, "The serializability of concurrent database updates", J.ACM, 26, 4, pp.631-653(Oct.1979).