

单調関数によるブール関数の分解と

MOS論理回路合成への応用

東海大学工学部 小高 明夫, 野島 晋

東海大学理学部 成島 弘

1. まえがき

ICあるいはLSIにおいて低消費電力であり、かつ高集積化が可能なであるMOS論理回路(以下単にMOSゲートといふ)が広く用いられている。MOSゲートでは負荷抵抗としてゲートとドレインを短絡したMOSFETを利用している。負荷のMOSFETが電源から切離されるととき、電力損失はほとんどなく、導通状態のとき、電源から電流が流れて消費電力を生ずる。したがって、ある論理機能を実現する際、負荷のMOSFETの数を減少させることによって低電力化を図ることができ高い集積化が可能となる。一方MOSゲートはNand, Nor論理機能のみならず And-Orで構成できる関数の否定(Not)が実現できるので⁽¹⁾、この特徴を生かし論理回路を構成することによつて、負荷のMOSFETの数を著しく減少させることができ。二の種々な論理回路合成法としては、従来のAnd, Or, Not, Nand

Norを基準とした方法では十分ではなく、新しい実用的な合成方法の実現が望まれてゐる。

茨木、室賀は真理値表にちとづき、任意のブール関数を最小のMOSゲート2段接続回路で実現する手順を考察した。⁽²⁾

T.K.LIUはSTARATIFIED STRUCTUREの概念の導入によつて同じ問題に対する合成のアルゴリズムを発表した。⁽³⁾ 多段接続回路への構成法については、中村、都倉、嵩がMarkovのアイデアを拡張した反転数の概念を用いた合成方法を考察した。⁽⁴⁾⁽⁵⁾

本研究においても同種の問題を取り扱つてゐるが、合成のアルゴリズムが非常に簡単で、試行錯誤的方面をもつて居らず計算機を用いた合成などに有効である。二つの考え方とはすでに発表した標準形にちとづいていふ。⁽⁶⁾⁽⁷⁾ 二の標準形によつて任意のブール関数は单調な関数に分解できる。さらに、各单調な関数について展開すると、全順序でかつ单調な関数に分解できる。この結果より、2段接続MOS論理回路を構成する。

2. 全順序でかつ单調増大な関数によるブール関数の分解

m 変数のブール関数において、否定の伴わない相異なる s 個 ($1 \leq s \leq m$) の変数の論理積の論理和で構成されるブール関数を f_s と表わし、 s 次のオービ積和項と名付ける。 f_s の一般

形は次のようになる。

$$f_s = \sum_{1 \leq i_1 < i_2 < \dots < i_s \leq m} d_{i_1 i_2 \dots i_s} x_{i_1} x_{i_2} \dots x_{i_s} \quad (1)$$

ただし、 \sum は論理和の意味での総和である。また、 $d_{i_1 i_2 \dots i_s}$ は 2 進定数 0 または 1 である。0 次のオーラ積和項 f_0 を $f_0 = d_0$ とする。 d_0 は 0 または 1 をとる 2 進定数である。

$\mathbf{x} = (x_1, x_2, \dots, x_m), \mathbf{y} = (y_1, y_2, \dots, y_m)$ と表わす。すべての i ($1 \leq i \leq m$) に対して $x_i \leq y_i$ が成立するとき、 $\mathbf{x} \leq \mathbf{y}$ とかく。
 $\mathbf{x} \leq \mathbf{y}$ かつ $\exists \mathbf{x}, \mathbf{y}$ に対して ブール関数 f が $f(\mathbf{x}) \leq f(\mathbf{y})$ を満足するとき、 f は単調増大な関数であるといふ。また、 $\mathbf{x} \leq \mathbf{y}$ に対して $f(\mathbf{x}) \geq f(\mathbf{y})$ である場合、 f は単調減少な関数であるといふ。
 f が単調増大あるいは単調減少な関数であるとき、 f を単調であるといふ。前述した 0 次のオーラ積和項は単調増大な関数である。0 次から m 次までのオーラ積和項を Exclusive-Or で結合した関数を $F(f_0, f_1, \dots, f_m)$ と表わす。すなわち $F(f_0, f_1, \dots, f_m) = f_0 \oplus f_1 \oplus \dots \oplus f_m$ である。二つの関数に対し次の定理が成立する。^{*}

(定理 1) m 变数の任意のブール関数 $f(x_1, x_2, \dots, x_m)$ は標準形、 $F(f_0, f_1, \dots, f_m)$ は一意的に展開することができる。

(証明) 因る

x_1, x_2, \dots, x_m を任意のブール関数とするとき、次の系が成立

* 文献(1) で発表した各種の標準形の[IT]に相当する。以下の議論は他の標準形に対してもそのまゝ適用できる。

すこし.

$$(系 1) \alpha_1 \oplus \alpha_2 \oplus \dots \oplus \alpha_e = \sum_{j=1}^n \oplus \sum_{1 \leq k_1 < \dots < k_j \leq e} \alpha_{k_1} \alpha_{k_2} \dots \alpha_{k_j}$$

(証明) $\alpha_1 \leftrightarrow x_1, \alpha_2 \leftrightarrow x_2, \dots, \alpha_e \leftrightarrow x_e$ に対応づけ、定理 1 を適用することによつて得られる。

n 変数ブール関数には $n+1$ 組の $\wedge 1$ 積和項が存在する。 $n+1$ 組の $\wedge 1$ 積和項より r 組 ($1 \leq r \leq n+1$) をとりその論理積を構成する。この組合せの総数は $n+1C_r$ となる。そのすべてにつけ論理和をとった関数を r 次の $\wedge 2$ 積和項といい g_r で表わす。すなはち g_r は

$$g_r = \sum_{\substack{0 \leq k_1 < k_2 < \dots < k_r \leq m}} f_{k_1} f_{k_2} \dots f_{k_r} \quad (2)$$

となる。 r 次の $\wedge 2$ 積和項は単調増大な関数である。このことには $\wedge 1$ 積和項 g_r が単調増大な関数で、かつ $\wedge 2$ 積和項が $\wedge 1$ 積和項の論理積と論理和によつて表わされることから明らかである。

関数 g の値が 1 であれば必ず関数 g' の値も 1 になるとき、 g' は g より大きいといい、二の関係を $g' \geq g$ で表わす。このこと、各 $\wedge 2$ 積和項 g_r に対して次の補題が成立する。

(補題 1). $\{g_r \mid 1 \leq r \leq n+1\}$ は \leq による偏序集合(全順序集合)

となる。

(証明) j 次 ($1 \leq j \leq n+1$) の $\wedge 2$ 積和項 g_j で $g_j = \sum_{\substack{0 \leq k_1 < \dots < k_j \leq m}} f_{k_1} \dots f_{k_j}$ と表わす。 $g_j = 1$ のとき、ある k_1, k_2, \dots, k_j が存在し, $f_{k_1} \dots f_{k_j} = 1$ となる。 $i < j$ なら i 次の $\wedge 2$ 積和項 g_i の論理積の項には、定

より明らかに $f_{k_1} f_{k_2} \dots f_{k_i}$ が存在し、その値は 1 である。
したがって、 $i < j$ に対するオーラン和項 g_i, g_j は $g_i \leq g_j$ となり相関性 1 が成立する。

補題 1 より、オーラン和項 g_r ($1 \leq r \leq m+1$) は全順序関係を有しかつ単調増大な関数であることが明らかになった。1 次から $m+1$ 次までのオーラン和項を Exclusive-Or で結合した関数を $G(g_1, g_2, \dots, g_{m+1})$ と表わす。すると、 $G(g_1, g_2, \dots, g_{m+1}) = \sum_{r=1}^{m+1} \oplus g_r$ とすると次の定理が成立する。

(定理 2) n 変数の任意のブール関数 $f(x_1, x_2, \dots, x_n)$ は $G(g_1, g_2, \dots, g_{m+1})$ に意的に展開できるとする。

(証明) $f(x_1, x_2, \dots, x_n)$ は定理 1 より $F(f_0, f_1, \dots, f_m)$ に意的に展開できる。さらに、 $F(f_0, f_1, \dots, f_m)$ に系 1 を適用すると
ように、 $f_0 \oplus f_1 \oplus \dots \oplus f_m = \sum_{r=1}^{m+1} \sum_{0 \leq k_1 < k_2 < \dots < k_r \leq m} f_{k_1} f_{k_2} \dots f_{k_r}$ となる。

(2) 式より、 $g_r = \sum_{0 \leq k_1 < k_2 < \dots < k_r \leq m} f_{k_1} f_{k_2} \dots f_{k_r}$ であるので、 $f_0 \oplus f_1 \oplus \dots \oplus f_m = g_1 \oplus g_2 \oplus \dots \oplus g_{m+1} = G(g_1, g_2, \dots, g_{m+1})$ となる。

定理 2 は、 n 変数の任意のブール関数が、全順序でかかつ单調増大な関数(オーラン和項)の線形関数に展開できることを示している。オーラン和項は $p + q$ なる論理和と $p \cdot q$ なる論理積で表われされていて、 $p + q$ に対して、 $p \cdot q$ なる関係があるとき、 $p + q = p$, $p \cdot q = q$ と簡単化できる。 r 次のオーラン和項 g_r ($1 \leq r \leq m+1$) に吸收律を適用し簡単化した

オーバー積和項を \hat{g}_r で表わす. $i \neq j$ ならオーバー積和項 \hat{g}_i, \hat{g}_j が
 $\hat{g}_i = \hat{g}_j$ であるとき, $\hat{g}_i \oplus \hat{g}_j = 0$ であるので, $G(\hat{g}_1, \hat{g}_2, \dots, \hat{g}_{m+1})$
 から \hat{g}_i, \hat{g}_j を消去することができる. 等しいオーバー積和項を消
 去して $T = G(\hat{g}_1, \dots, \hat{g}_{m+1})$ の各項を既約なオーバー積和項とし $h_1, h_2, \dots,$
 h_k で表わし, その既約なオーバー積和項の線形結合として実数を
 $G(h_1, h_2, \dots, h_k)$ ($1 \leq k \leq m+1$) で表わす.

(系2) オーバー積和項が全順序関係にあるとき, オーバー積和項と
 一致する.

(証明) 明らかであるので省略する.

3. MOS論理回路の合成

全順序だから 単調増大な実数を $\beta_1, \beta_2, \dots, \beta_l$ とするとき, 次の
 補題が成立する.

$$\begin{aligned} (\text{補題2}) \quad \beta_1 \oplus \beta_2 \oplus \dots \oplus \beta_l &= \beta_1 \overline{\beta_2} + \beta_3 \overline{\beta_4} + \dots + \beta_{l-1} \overline{\beta_l} \quad (l; \text{偶数}) \\ &= \beta_1 \overline{\beta_2} + \beta_3 \overline{\beta_4} + \dots + \beta_l \quad (l; \text{奇数}). \end{aligned}$$

(証明) $l=2$ のとき, $\beta_1 \oplus \beta_2 = (\beta_1 + \beta_2) \overline{\beta_1 \beta_2}$ である. したがって,
 $\beta_1 > \beta_2$ であるので $\beta_1 + \beta_2 = \beta_1$, $\beta_1 \cdot \beta_2 = \beta_2$ となる. したがって,
 $\beta_1 \oplus \beta_2 = \beta_1 \overline{\beta_2}$ となる. $l=j$ (j ; 偶数とする) までの補題が
 成立すると仮定し, $j+1$ の場合について考える.

$$\begin{aligned} (\beta_1 \oplus \beta_2 \oplus \dots \oplus \beta_j) \oplus \beta_{j+1} &= (\beta_1 \overline{\beta_2} + \dots + \beta_{j-1} \overline{\beta_j}) \oplus \beta_{j+1} \\ &= (\beta_1 \overline{\beta_2} + \dots + \beta_{j-1} \overline{\beta_j} + \beta_{j+1}) \overline{(\beta_1 \overline{\beta_2} + \dots + \beta_{j-1} \overline{\beta_j}) \beta_{j+1}} \end{aligned}$$

しかも $\beta_1 \geq \beta_2 \geq \cdots \geq \beta_j \geq \beta_{j+1}$ であるので、 $\overline{\beta_2} \beta_{j+1} = \cdots = \overline{\beta_j} \beta_{j+1} = 0$

となる。したがって $\beta_1 \oplus \cdots \oplus \beta_j \oplus \beta_{j+1} = \beta_1 \overline{\beta_2} + \cdots + \beta_{j-1} \overline{\beta_j} + \beta_{j+1}$ となる。

$j+1$ は奇数であることをから、 l が奇数のとき補題 2 が成立する。

さらに、 $j+2$ に対しては

$$(\beta_1 \oplus \cdots \oplus \beta_j \oplus \beta_{j+1}) \oplus \beta_{j+2} = (\beta_1 \overline{\beta_2} + \cdots + \beta_{j-1} \overline{\beta_j} + \beta_{j+1}) \oplus \beta_{j+2}$$

$$= (\beta_1 \overline{\beta_2} + \cdots + \beta_{j+1} + \beta_{j+2}) \overline{(\beta_1 \overline{\beta_2} + \cdots + \beta_{j+1}) \beta_{j+2}}$$

$\beta_1 \geq \beta_2 \geq \cdots \geq \beta_{j+1} \geq \beta_{j+2}$ であるので、 $\beta_{j+1} + \beta_{j+2} = \beta_{j+1}$ 、 $\beta_{j+1} \cdot \beta_{j+2} = \beta_{j+2}$ 、

$\overline{\beta_2} \beta_{j+2} = \cdots = \overline{\beta_j} \beta_{j+2} = 0$ となる。したがって $\beta_1 \oplus \cdots \oplus \beta_{j+1} \oplus \beta_{j+2} =$

$(\beta_1 \overline{\beta_2} + \cdots + \beta_{j+1}) \overline{\beta_{j+2}} = \beta_1 \overline{\beta_2} + \cdots + \beta_{j+1} \overline{\beta_{j+2}}$ となる。 $j+2$ は偶数である

ので、補題 2 は l が偶数のときも成立する。

既約左オーバー積和項を次数の低い順に h_1, h_2, \dots, h_k ($1 \leq k \leq m+1$) と表わすとき、次の定理が成立する。

(定理 3) m 変数の任意のブール関数 $f(x_1, x_2, \dots, x_m)$ は $\neq 2$ 積和項 h_1, h_2, \dots, h_k によって次の様に展開できる。

$$f(x_1, x_2, \dots, x_k) = h_1 \overline{h_2} + \cdots + h_{k-1} \overline{h_k} \quad (k; \text{ 偶数})$$

$$= h_1 \overline{h_2} + \cdots + h_{k-2} \overline{h_{k-1}} + h_k \quad (k; \text{ 奇数})$$

(証明) 定理 2 より $f(x_1, x_2, \dots, x_m) = h_1 \oplus \cdots \oplus h_k$ と表わすことができる。 h_1, h_2, \dots, h_k は全順序でかつ单调増大な関数であるので補題 2 より定理 3 が得られる。

(定理 4) m 変数の任意のブール関数 $f(x_1, x_2, \dots, x_m)$ は $\neq 2$ 積和項 h_1, h_2, \dots, h_k によって次の様に展開できる。

$$f(x_1, x_2, \dots, x_m) = \overline{(h_1 + h_2)(h_3 + h_4) \cdots (h_{k-1} + h_k)} \quad (k; 偶数)$$

$$= \overline{(h_1 + h_2)(h_3 + h_4) \cdots (h_{k-2} + h_{k-1})h_k} \quad (k; 奇数)$$

(証明) 定理3に de Morgan の定理を適用すれば二つとも得られる。

MOSゲートの Fanin, Fanout の制限を無視すると、單調減少
な閾数は1個の MOSゲートで実現でき $\exists^{(1)(2)(3)(4)(5)} \leftarrow T = \text{がた2}$ 。
定理4より明らかのように、任意のブール閾数は、 $\left[\frac{m+1}{2}\right]^n$ 個
以下の2段接続MOSゲートで合成でき \exists 。さらに、定理3の展
開を適当にアレンジすることで多段接続MOSゲートで
任意の論理回路の構成が可能である。

以下に2段接続MOS論理回路構成のアルゴリズムを示す。

- 1° 定理1より、与えられたブール閾数 $f(x_1, x_2, \dots, x_m)$ に
对于する標準形 $F(f_0, f_1, \dots, f_m)$ を求め \exists .
- 2° 1° で求めた方1積和項 $f_s (0 \leq s \leq m)$ から、方2積和項 g_r
($1 \leq r \leq m+1$) を求め \exists .
- 3° 跳約方2積和項 h_1, h_2, \dots, h_k を求め \exists .
- 4° 3° で得られた h_1, h_2, \dots, h_k を用い次の2段接続MOS
論理回路を実現 \exists .

$$f(x_1, x_2, \dots, x_m) = \overline{\left\{ \prod_{j=1}^{\left[\frac{m}{2}\right]} (\overline{h_{2j-1}} + h_{2j}) \right\}}$$

** [] はガウス記号

例1 次のゲーリル関数 $f(x_1, x_2, x_3, x_4)$ を 2 端子接続 MOS 論理回路で構成せよ。 $f(0, 0, 0, 0) = f(0, 0, 1, 0) = f(0, 1, 0, 0) = f(0, 0, 1, 1) = f(1, 0, 1, 1) = f(1, 1, 0, 1) = f(1, 1, 0, 0) = f(1, 1, 1, 1) = 1$ もれ以降は 0 とし、 0 を x_3 。

1° 定理 1 により 次の標準形が得られ。

$$\begin{aligned} f(x_1, x_2, x_3, x_4) &= 1 \oplus (x_1 + x_4) \oplus (x_1 x_2 + x_2 x_3 + x_3 x_4) \\ &\oplus (x_1 x_2 x_3 + x_2 x_3 x_4) \oplus x_1 x_2 x_3 x_4 \end{aligned}$$

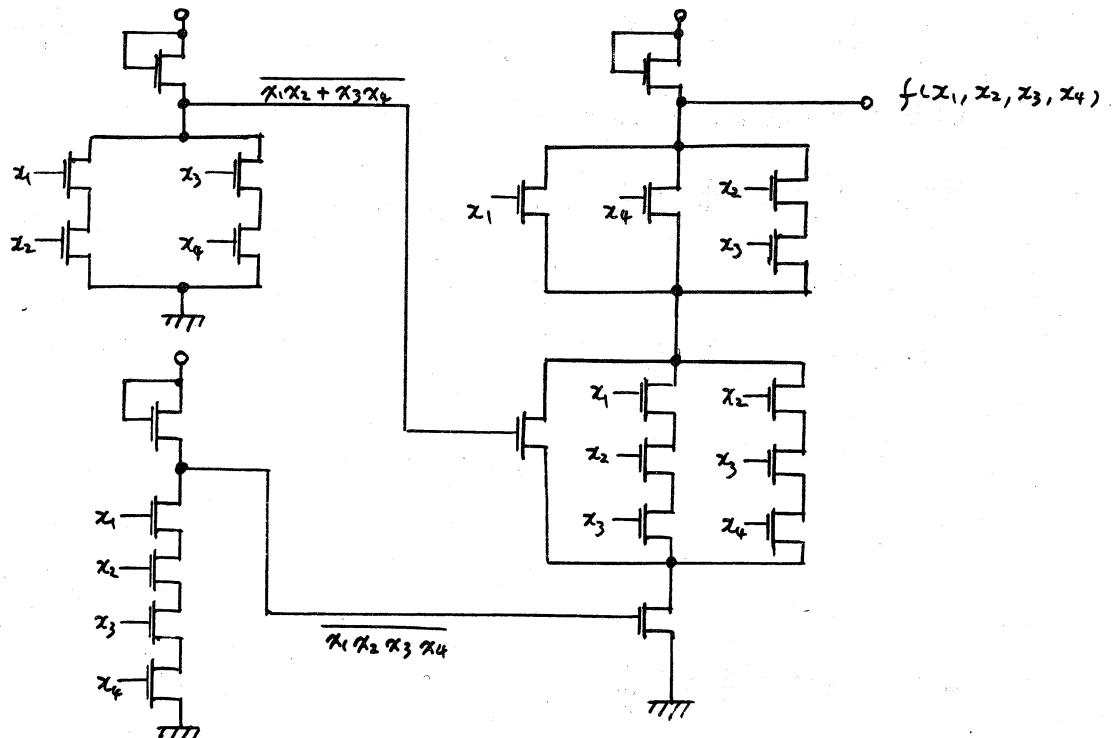
2° 考察

$$3^{\circ} h_1 = 1, h_2 = x_1 + x_4 + x_2 x_3, h_3 = x_1 x_2 + x_3 x_4,$$

$$h_4 = x_1 x_2 x_3 + x_2 x_3 x_4, h_5 = x_1 x_2 x_3 x_4$$

$$4^{\circ} f(x_1, x_2, x_3, x_4) = \overline{1 + (x_1 + x_4 + x_2 x_3)} \cdot \overline{x_1 x_2 + x_3 x_4 + x_1 x_2 x_3 + x_2 x_3 x_4} \cdot \overline{x_1 x_2 x_3 x_4}$$

レ $T = n^{\circ} \sim 2$, 次の構成で MOS 論理回路が得られる。



4. むすび

二級閾数を全順序並かつ単調増大な閾数に分解する方法を用い、2段接続MOS論理回路を実現するアルゴリズムを示した。このアルゴリズムは試行錯誤的方面がなく非常に単純である。多箇数の場合にも容易に適用でき、多段への拡張も容易である。しかし本方法ではMOSゲート数が必ずしも最小ではない。また、実際にMOS論理回路を構成する際、直列並列に接続できずMOSFETの数に制限がある。本方法ではこれらも考慮しておいた。

文献

- (1) R.F. Spencer, Jr.: "Mos complex gates in digital system design", IEEE Computer Group News, 2, 11, p.47 (Sep. 1969).
- (2) T. Ibaraki and S. Muroga: "Synthesis of a network with minimum number of negative gates", IEEE Trans. C-20, 1, p.48 (Jan. 1971)
- (3) T. Liu: "Synthesis algorithms for 2-level Mos networks", IEEE Trans. C-24, 1, p.72 (Jan. 1975).
- (4) 中村、都倉、嵩: "単調閾数による論理閾数の分解" 信学誌(C), 54-C, 1, p.18, (昭46-01)
- (5) K. Nakamura, M. Tokura and T. Kasami: "Minimal negative gate networks", IEEE Trans. C-21, 1, p.5, (Jan. 1972)

(b) A. Odaka, H. Fujita, S. Nojima and H. Narushima
: "A New Normal Form of Boolean Functions", To appear
in DISCRETE MATHEMATICS.

(7) 小高, 藤田, 郷島, 成鳥 : "ブール関数の新標準形", 信学誌(IV)

J59-D. 1. p. 49. (昭51. 1)